
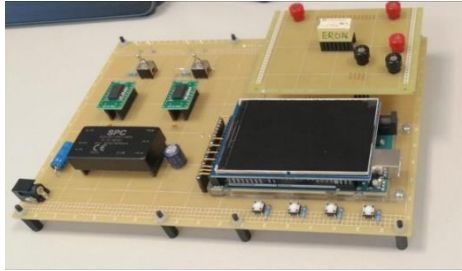



Projektname:	Jahrgang:
Untersuchung des Kontaktverschleißes von Relais beim Schalten von Lasten im Funktionstest	2022/2023

Partner:	
<p>adaptronic Prüftechnik GmbH mit Sitz in Wertheim ist ein führender Hersteller von Verdrahtungs- und Funktionstestsystemen. Seit über 40 Jahren steht adaptronic für hochwertige, auf ihre Kunden zugeschnittene Testsysteme und Adaptionen für die Verdrahtungsprüfung in den Markt Bereichen Automotive, Luft- und Raumfahrt, Bahntechnik, Automation sowie Datacom. Das Produktportfolio von adaptronic umfasst Verdrahtungstester, Adaptionen und Prüftischsysteme im Hoch- und Niedervoltbereich, sowie Software-Lösungen, die für ein effizientes Testen erforderlich sind. Angeboten werden komplette Systemlösungen aus einer Hand und „Made in Germany“.</p> <p>(Quelle: <a href="https://adaptronic.de/adaptieren-und-testen/">https://adaptronic.de/adaptieren-und-testen/</a> )</p>	

Projektbeschreibung:	
<p>In den beiden Produktfeldern Verdrahtungstester und Prüftischsysteme sind sehr viele Relais verbaut, weshalb hier großes Interesse besteht diese auf ihren Kontaktverschleiß, sowie die vom Hersteller angegebene Spezifikation laut Datenblatt zu untersuchen.</p> <p>Woraus sich das Ziel der Technikerarbeit ergibt: Es soll ein mobiler Prüfstand für spezielle Relaisarten entwickelt, konstruiert und gebaut werden. Mit Hilfe dieses Prototypen sollen die Relais dann auf verschiedene Arten beansprucht, analysiert und dokumentiert werden können.</p>	

Projektteam:	
<p><u>Aufgabenverteilung:</u> (von links nach rechts)</p> <p><b>Andreas Roth:</b></p> <ul style="list-style-type: none"><li>- Schaltungsanalyse, Messgeräte, Messaufbauten</li><li>- Dokumentation der Messungen und Videos</li></ul> <p><b>Christopher Hörner:</b></p> <ul style="list-style-type: none"><li>- Löten der Haupt- und Adapterplatinen</li><li>- Arduino Programmierung</li></ul> <p><b>Bernhard Lutz:</b></p> <ul style="list-style-type: none"><li>- Löten der Haupt- und Adapterplatinen</li><li>- Erstellung von Platinen-Layout und Schaltplan</li></ul>	